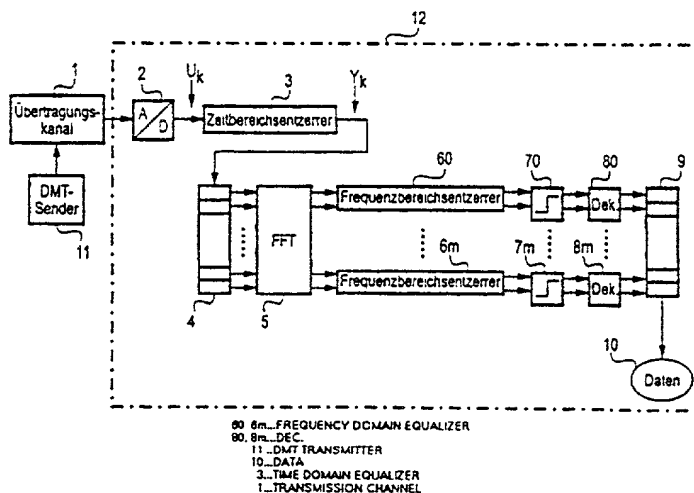


(51) Internationale Patentklassifikation ⁷ : H04L 27/26, H03K 9/00	A1	(11) Internationale Veröffentlichungsnummer: WO 00/19675 (43) Internationales Veröffentlichungsdatum: 6. April 2000 (06.04.00)
---	-----------	--

(21) Internationales Aktenzeichen: PCT/DE99/02752 (22) Internationales Anmeldedatum: 1. September 1999 (01.09.99) (30) Prioritätsdaten: 198 44 460.5 28. September 1998 (28.09.98) DE (71) Anmelder (für alle Bestimmungsstaaten ausser US): SIEMENS AKTIENGESELLSCHAFT [DE/DE]; Wittelsbacherplatz 2, D-80333 München (DE). (72) Erfinder; und (75) Erfinder/Anmelder (nur für US): SCHENK, Heinrich [DE/DE]; Fatimastrasse 3, D-81476 München (DE). (74) Gemeinsamer Vertreter: SIEMENS AKTIENGESELLSCHAFT; Postfach 22 16 34, D-80506 München (DE).	(81) Bestimmungsstaaten: CN, JP, KR, US, europäisches Patent (AT, BE, CH, CY, DE, DK, ES, FI, FR, GB, GR, IE, IT, LU, MC, NL, PT, SE). Veröffentlicht <i>Mit internationalem Recherchenbericht.</i> <i>Vor Ablauf der für Änderungen der Ansprüche zugelassenen Frist: Veröffentlichung wird wiederholt falls Änderungen eintreffen.</i>
---	---

(54) Title: **DIGITAL RECEIVER FOR A SIGNAL GENERATED WITH DISCRETE MULTI-TONE MODULATION**

(54) Bezeichnung: **DIGITALER EMPFÄNGER FÜR EIN MIT DISKRETER MULTITON-MODULATION ERZEUGTES SIGNAL**



(57) Abstract

The invention relates to a digital receiver for a signal generated with discrete multi-tone modulation, having an analog-digital converter to which the signal generated with discrete multi-tone modulation is fed, in addition to a time domain equalizer mounted downstream from the analog-digital converter. The time domain equalizer according to the invention has a digital filter with fixed coefficients.